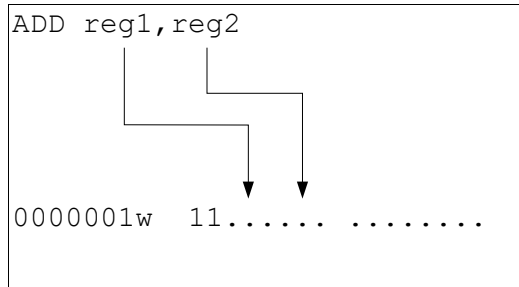


Addition und Subtraktion:

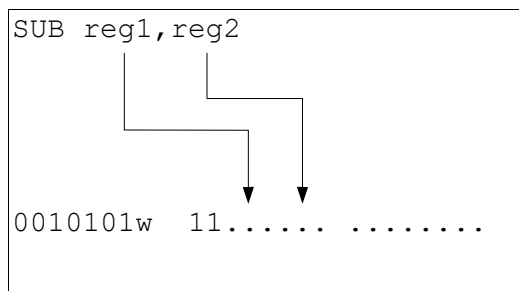
3 Zyklen



**add register reg2 to reg1
(reg1:= reg1 + reg2)**

w: 1 oder 0		
000	für	AX oder AL
001	für	CX oder CL
010	für	DX oder DL
011	für	BX oder BL
100	für	SP oder AH
101	für	BP oder CH
110	für	SI oder DH
111	für	DI oder BH

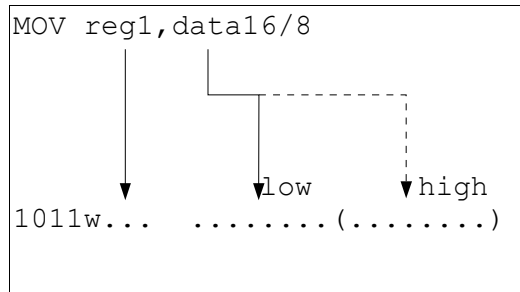
3 Zyklen



**sub register reg2 from reg1
(reg1:= reg1 - reg2)**

Befehlsobjektcodes des MOV-Befehls bei verschiedenen Adressierungen:

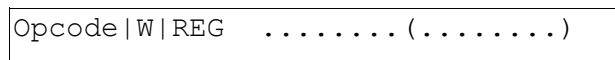
Beispiel 1:



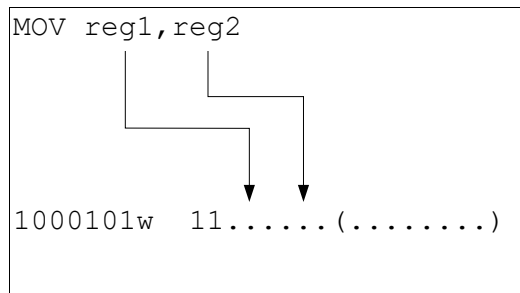
move data immediate into register

kopiere unmittelbare Daten in ein Register

Allgemein:



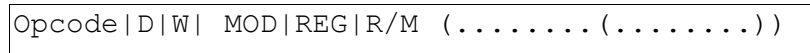
Beispiel 1:



move data from 2nd to 1st register

kopiere Daten vom 2. ins 1. Register

Allgemein:



Abkürzungen:

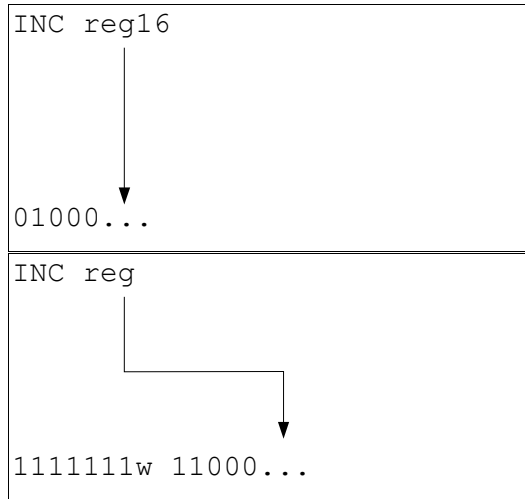
D	destination	Ziel
W	word or byte	Wort oder Byte
MOD	mode	Modus
REG	register	Register
R/M	register or memory	Register oder Speicher

MOD-Feld und R/M-Feld:

MOD:	00	01	10	11
R/M				<u>w: 1 oder 0</u>
000	BX + SI	BX + SI + data8	BX + SI + data16	000 für AX oder AL
001	BX + DI	BX + DI + data8	BX + DI + data16	001 für CX oder CL
010	BP + SI	BP + SI + data8	BP + SI + data16	010 für DX oder DL
011	BP + DI	BP + DI + data8	BP + DI + data16	011 für BX oder BL
100	SI	SI + data8	SI + data16	100 für SP oder AH
101	DI	DI + data8	DI + data16	101 für BP oder CH
110	data16	BP + data8	BP + data16	110 für SI oder DH
111	BX	BX + data8	BX + data16	111 für DI oder BH

Erhöhen und Vermindern von 16/8-Bit-Registern:

2 Zyklen

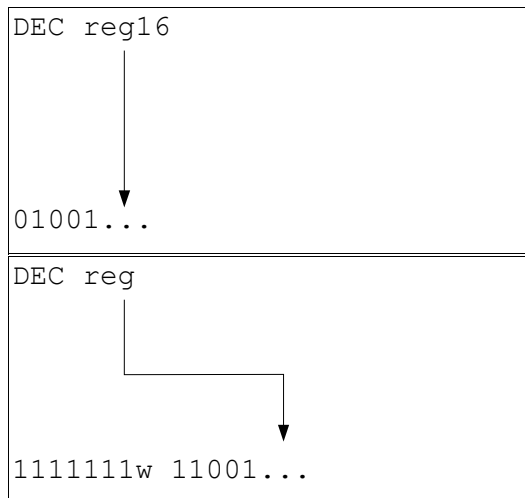


increment register16

increment register8

w: 1 oder 0		
000	für	AX oder AL
001	für	CX oder CL
010	für	DX oder DL
011	für	BX oder BL
100	für	SP oder AH
101	für	BP oder CH
110	für	SI oder DH
111	für	DI oder BH

2 Zyklen



decrement register16

decrement register8